**Задание**

Используя программу для моделирования логических и физических элементов компьютера **Multimedia Logic (MMLogic)**: <http://kpolyakov.spb.ru/school/mmlogic.htm>, создайте логическую схему одноразрядного двоичного сумматора на 3 входа (a, b, c) иRS-триггера на базе элементов «ИЛИ-НЕ»и«И-НЕ». Постройте логическую схему каждого из устройств, составьте таблицу истинности, создайте компьютерную модель в программе MMLogic, продемонстрируйте ее работу, напишите где в компьютере используются созданные вами схемы.